

III. OTRAS DISPOSICIONES

UNIVERSIDADES

- 1139** *Resolución de 6 de noviembre de 2017, de la Universidad del País Vasco, por la que se publica la modificación del plan de estudios de Máster en Sistemas Electrónicos Avanzados.*

De conformidad con lo dispuesto en el artículo 28 del Real Decreto 1393/2007, de 29 de octubre, modificado por el Real Decreto 861/2010, de 2 de julio, por el que se establece el procedimiento para la modificación de planes de estudios ya verificados y una vez recibida la comunicación de la Agencia de Calidad del Sistema Universitario Vasco –UNIBASQ–, aceptando las modificaciones presentadas del plan de estudios correspondiente a las enseñanzas del Máster Universitario en Sistemas Electrónicos Avanzados, título oficial establecido por Acuerdo del Consejo de Ministros de 11 de febrero de 2011, publicado mediante Resolución de 25 de febrero de 2011 de la Secretaría General de Universidades en el «Boletín Oficial del Estado» de fecha 16 de marzo de 2011,

RESUELVO

Ordenar la publicación de la modificación del plan de estudios del Máster Universitario en Sistemas Electrónicos Avanzados, de la Universidad del País Vasco/Euskal Herriko Unibertsitatea, quedando modificado en los términos que se recogen en el anexo a la presente Resolución, que modifica al plan de estudios publicado mediante Resolución Rectoral de 31 de mayo de 2011, de la Universidad del País Vasco/Euskal Herriko Unibertsitatea, en el «Boletín Oficial del Estado» de fecha 24 de agosto de 2011 y en el «Boletín Oficial del País Vasco» de fecha 30 de septiembre de 2011.

La modificación del plan de estudios surtirá efectos a partir del curso académico 2017-2018

Leioa, 6 de noviembre de 2017.–La Rectora, Nekane Balluerka Lasa.

ANEXO

Máster Universitario en Sistemas Electrónicos Avanzados

Estructura y distribución de ECTS¹ del plan de estudios:

Tipos	Total
Obligatorios	6,00
Optativos	33,00
Prácticas Externas	9,00
Trabajo Fin de Máster	12,00
Total	60,00

Asignaturas:

Denominación	ECTS ⁽¹⁾	Carácter	Duración	Especialidad	Itinerario Curricular	Módulo
Metodología y formación en investigación.	3,00	Obligatorio.	Cuatrimstral.	–	–	–
VHDL sintetizable y FPGAs.	3,00	Obligatorio.	Cuatrimstral.	–	–	–
Arquitecturas de sistemas digitales para comunicaciones.	4,50	Optativo.	Cuatrimstral.	–	Sistemas Electrónicos Avanzados para Comunicaciones.	–

Denominación	ECTS ⁽¹⁾	Carácter	Duración	Especialidad	Itinerario Curricular	Módulo
Bus de sistema e integración de núcleos prediseñados.	3,00	Optativo.	Cuatrimestral.	-	Sistemas Electrónicos Avanzados para Comunicaciones.	-
Características y aplicaciones de buses de comunicación.	3,00	Optativo.	Cuatrimestral.	-	Sistemas Electrónicos Avanzados para Comunicaciones.	-
Compatibilidad electromagnética en sistemas digitales.	3,00	Optativo.	Cuatrimestral.	-	-	-
Control mediante real-time Linux.	3,00	Optativo.	Cuatrimestral.	-	Sistemas Electrónicos Avanzados para Control.	-
Controladores de automatización programables (PAC) de National Instruments.	3,00	Optativo.	Cuatrimestral.	-	Sistemas Electrónicos Avanzados para Control.	-
Cosimulación para la verificación de sistemas sobre FPGAs.	3,00	Optativo.	Cuatrimestral.	-	Sistemas Electrónicos Avanzados para Control.	-
Diseño basado en microcontroladores.	3,00	Optativo.	Cuatrimestral.	-	Sistemas Electrónicos Avanzados para Comunicaciones.	-
Diseño de controladores digitales con FPGAs.	3,00	Optativo.	Cuatrimestral.	-	Sistemas Electrónicos Avanzados para Control.	-
Diseño de sistemas de control con Matlab/Simulink.	3,00	Optativo.	Cuatrimestral.	-	-	-
Diseño de un sistema SoPC para comunicaciones Ethernet.	3,00	Optativo.	Cuatrimestral.	-	-	-
Fundamentos de Matlab y LabView.	3,00	Optativo.	Cuatrimestral.	-	-	-
Gestión de proyectos para productos electrónicos.	3,00	Optativo.	Cuatrimestral.	-	-	-
Identificación de sistemas dinámicos.	3,00	Optativo.	Cuatrimestral.	-	Sistemas Electrónicos Avanzados para Control.	-
Microprogramación en C.	3,00	Optativo.	Cuatrimestral.	-	-	-
Plataformas computacionales para adquisición de señal y control.	3,00	Optativo.	Cuatrimestral.	-	Sistemas Electrónicos Avanzados para Control.	-
Prototipado rápido de controladores y simulación HIL.	3,00	Optativo.	Cuatrimestral.	-	Sistemas Electrónicos Avanzados para Control.	-
Sistemas SoPC basados en módulos.	3,00	Optativo.	Cuatrimestral.	-	Sistemas Electrónicos Avanzados para Comunicaciones.	-
Sistemas de cifrado de comunicaciones.	4,50	Optativo.	Cuatrimestral.	-	Sistemas Electrónicos Avanzados para Comunicaciones.	-
Prácticas Externas.	9,00	Obligatorio.	Anual.	-	-	-
Trabajo Fin de Máster.	12,00	Obligatorio.	Anual.	-	-	-

⁽¹⁾ ECTS: European Credit Transfer System.