

III. OTRAS DISPOSICIONES**UNIVERSIDADES**

1959 *Resolución de 18 de enero de 2018, de la Universidad de Valladolid, por la que se publica el plan de estudios de Máster en Electrónica Industrial y Automática.*

Obtenida la verificación del Plan de Estudios por el Consejo de Universidades, previo el informe positivo de la Agencia Nacional de Evaluación de la Calidad y Acreditación, y acordado el carácter oficial del título por el Consejo de Ministros de 7 de octubre de 2016 (publicado en el «BOE» de 26 de octubre de 2016, por resolución de la Secretaría General de Universidades de 14 de octubre de 2016),

Este Rectorado ha resuelto ordenar la publicación del plan de estudios del Máster Universitario en Electrónica Industrial y Automática.

Valladolid, 18 de enero de 2018.–El Rector, Daniel Miguel San José.

ANEXO**Plan de estudios conducente al título de Máster Universitario en Electrónica Industrial y Automática***Distribución del plan de estudios en créditos ECTS por tipo de materia*

Tipo de materia	Créditos
Obligatorias (OB)	66
Optativas (OP)	–
Prácticas externas (PE)	12
Trabajo fin de máster (TFM)	12
Total	90

Estructura del Plan de Estudios

Módulos	Créditos	Carácter	Temporalización
Automática Industrial	24	Obligatorio.	Cuatrimestral.
Electrónica Industrial	24	Obligatorio.	Cuatrimestral.
Tecnologías Industriales	12	Obligatorio.	Cuatrimestral.
Proyectos Industriales	30	Obligatorio.	Cuatrimestral.

Para ampliar información acerca de este plan de estudios se puede acudir a la página Web de la Universidad de Valladolid: <http://www.uva.es>